# Disposition Øvelse 3

### Formål/intro:

* Opstil statiske og dynamiske krav -> anvend P-, PD- og PI regulator som løsning
* Opstilling:

PID-Regulator

Blackbox

+

-

Ref.

### Princippet i fremgangsmetoden

* Tegn random bodeplot ---->

**Kp**

* Krav = 5% OS -> fasemargin -> gg↓↑

**Lead/PD**

* Bestem + ( evt. ekstra grader pga. lag, ca. 7°)

**Lag/PI**

* -> dimensioneres efter steady-state-error specifikationen
* T -> 10 gg mindre end

### Principperne anvendt i denne øvelse

1. 5% OS -> hæv Kp gain = 0 dB i -> derefter med 30% OS
2. design Lead -> mindsk %OS
3. desgin lag -> mindsk steady state error

### Resultater